

<b>Unidad de aprendizaje</b>				
<b>Diseño de circuitos digitales</b>				
<b>Sem</b>	<b>Tipo</b>	<b>Seriación</b>	<b>Carga</b>	<b>Cred</b>
2	Curso-Taller	Ninguno	96 hrs.	6
<b>Presentación de la Unidad de Aprendizaje</b>				
<p>En este curso se estudiarán estrategias analíticas para entender el comportamiento analógico a nivel transistor de estas celdas, también se estudiarán los procedimientos para unir celdas digitales en módulos de mayor complejidad.</p>				
<b>Objetivo General</b>				
<p>Aplicar el funcionamiento de las celdas básicas de los circuitos integrados digitales, tanto para circuitos combinacionales como secuenciales.</p>				
<b>Contenido</b>				
<p>Unidad 1. Metodología Full Custom vs. metodología de Celdas Estándar</p> <p>Unidad 2. Librería de celdas estándar</p> <p>Unidad 3. Circuitos combinacionales</p> <p>Unidad 4. Circuitos Secuenciales</p> <p>Unidad 5. Metodología de Posicionamiento y Ruteado - P&amp;R</p>				
<b>Bibliografía</b>				
<ol style="list-style-type: none"> <li>1. John E. Ayers. Digital Integrated Circuits: Analysis and Design; Second Edition; Published by CRC Press; 2009.</li> <li>2. Sung-Mo Kang, Yusuf Leblebici. CMOS Digital Integrated Circuits Analysis &amp; Design; 4th Edition; McGraw-Hill Education; 2014.</li> <li>3. Jan M. Rabaey, Anantha Chandrakasan, Borivoje Nikolic. Digital Integrated Circuits; 2nd Edition; 2003.</li> </ol>				
<b>Criterios de Evaluación</b>				
<p>Exámenes Parciales.....60%</p> <p>Tareas y trabajos de investigación.....40%</p>				