

Unidad de aprendizaje				
Diseño de sistemas VLSI				
Sem	Tipo	Seriación	Carga	Cred
2	Curso-Taller	Ninguno	96 hrs.	6
Presentación de la Unidad de Aprendizaje				
En este curso se aprende el funcionamiento de los sistemas VLSI (Very Large Scale Integration).				
Objetivo General				
Aplicar estrategias analíticas para entender el comportamiento analógico a nivel transistor de estos sistemas y procedimientos para los sistemas VLSI de mayor complejidad.				
Contenido				
Unidad 1. Circuitos VLSI (Very Large Scale Integration)				
Unidad 2. Comportamiento térmico				
Unidad 3. Modelo matemático				
Unidad 4. Diseño de circuitos y sistemas VLSI				
Unidad 5. Lenguajes de descripción hardware para circuitos de alta complejidad				
Unidad 6. Dispositivos lógicos programables				
Bibliografía				
<ol style="list-style-type: none"> 1. John E. Ayers. Digital Integrated Circuits: Analysis and Design; Second Edition; Published by CRC Press; 2009. 2. Sung-Mo Kang, Yusuf Leblebici. CMOS Digital Integrated Circuits Analysis & Design; 4th Edition; McGraw-Hill Education; 2014. 3. Jan M. Rabaey, Anantha Chandrakasan, Borivoje Nikolic. Digital Integrated Circuits; 2nd Edition; 2003. 				
Criterios de Evaluación				
Exámenes Parciales.....60%				
Prácticas.....30%				