

<b>Unidad de aprendizaje</b>				
<b>Electrónica avanzada</b>				
<b>Sem</b>	<b>Tipo</b>	<b>Seriación</b>	<b>Carga</b>	<b>Cred</b>
2	Curso-Taller	Ninguno	96 hrs.	6
<b>Presentación de la Unidad de Aprendizaje</b>				
En este curso se cubren métodos emergentes de procesamiento de señales eléctricas.				
<b>Objetivo General</b>				
Analizar nuevos dispositivos, nuevas tecnologías y nuevos métodos de procesamiento.				
<b>Contenido</b>				
Unidad 1. Nuevos dispositivos				
Unidad 2. Tecnologías emergentes				
Unidad 3. Métodos emergentes de procesamiento				
Unidad 4. Técnicas emergentes de diseño				
<b>Bibliografía</b>				
<ol style="list-style-type: none"> <li>1. Behzad Razavi. Design of Analog CMOS Integrated Circuits. Mc Graw Hill. 2016</li> <li>2. Karl Stephan. Analog and Mixed-Signal Electronics. Wiley and Sons. April 2015.</li> <li>3. Steven H. Voldman. ESD: Analog Circuits and Design. Wiley and Sons. 2014.</li> <li>4. Cam Nguyen. Radio-Frequency Integrated-Circuit Engineering. Wiley and Sons. 2015.</li> <li>5. R. Jacob Baker. CMOS Circuit Design, Layout, and Simulation, 3rd Edition. IEEE Press Series on Microelectronic Systems. 2010.</li> <li>6. Hongjiang Song. VLSI Analog Circuits: Algorithms, Architecture, Modeling, and Circuit Implementation, Second Edition. Mc Graw Hill. 2016.</li> <li>7. Current-Mode VLSI Analog Filters: Design and Applications. 2003.</li> </ol>				
<b>Criterios de Evaluación</b>				
Exámenes Parciales.....60%				
Prácticas.....30%				