

LGAC	INVESTIGADOR	AUTOR	TITULO	AÑO	ISBN
MICROELECTRÓNICA Y SISTEMAS EMBEBIDOS	Dr. Juan José Raygoza Panduro	JUAN JOSÉ RAYGOZA PANDURO MANUAL Autor JUAN MANUEL RUIZ VARELA MANUAL Autor JORGE RIVERA DOMÍNGUEZ MANUAL Autor ADRIÁN PEDROZA DE LA CRUZ MANUAL Autor SUSANA ORTEGA CISNEROS	Reconocimiento de micro partículas de polen con algoritmos de procesamiento de imágenes implementados en dispositivos reconfigurables.	2016	ISSN: 2007-5448
		JUAN JOSÉ RAYGOZA P MANUAL Autor Luis F. Muñoz M MANUAL Autor J. ROBERTO R. BARÓN MANUAL Autor SUSANA ORTEGA CISNEROS	Implementación de una estructura neuronal celular en hardware reconfigurable	2015	
		JORGE ERNESTO LÓPEZ ARCE DELGADO MANUAL Autor Pablo Moreno Villalobos MANUAL Autor JORGE RIVERA D MANUAL Autor JUAN JOSÉ RAYGOZA P MANUAL Autor SUSANA ORTEGA CISNEROS	Arquitectura genérica de una red en chip de enrutamiento unidireccional en FPGA.	2015	
		JORGE RIVERA DOMÍNGUEZ MANUAL Autor JUAN JOSÉ RAYGOZA PANDURO MANUAL Autor JOSÉ ITZCÓATL SANDOVAL LÓPEZ MANUAL Autor SUSANA ORTEGA CISNEROS	Implementación de un multiplicador de punto flotante de doble precisión basado en el estándar IEEE 754-2008	2015	
		J. ROBERTO REYES BARÓN MANUAL Autor JUAN LUIS DEL VALLE MANUAL Autor JUAN JOSÉ RAYGOZA P MANUAL Autor NICOLÁS MALDONADO OROZCO MANUAL Autor SUSANA ORTEGA CISNEROS	Estructuras diseñadas a medida para adquisición de datos de un sensor de visión dinámica usando el protocolo AER en un FPGA	2015	ISSN: 1423-1442
		Adrian Pedroza de la Cruz, Susana Ortega Cisneros, José Roberto Reyes Baron, Juan	Characterization and synthesis of a 32-bit asynchronous microprocessor in synchronous reconfigurable devices	2015	ISSN: 1665-6423
		Jorge R., Juan José Raygoza, Susana Ortega Cisneros, Andrés Figueroa, Ofelia Begovich	FPGA-based startup for AC electric drives: Application to a greenhouse ventilation system. Computers in Industry	2015	ISSN: 0166-3615
		Javier Espinoza-Jurado, Emmanuel Dávila, Jorge Rivera, Juan José Raygoza-Panduro, and Susana Ortega	Robust Control of the Air to Fuel Ratio in Spark Ignition Engines with Delayed Measurements from a UEGO Sensor	2015	ISSN: 1024-123X (Print), ISSN: 1563-5147
		Ibarra-Villegas F. J., Ortega-Cisneros S., Moreno-Villalobos P., Sandoval-Ibarra F., del Valle-Padilla J. L., Raygoza-Panduro J. J.	Analysis of MEMS structures to identify their frequency response oriented to acoustic applications.	2015	ISSN 1665-3521
		Susana Ortega Cisneros, Adrian Pedroza, Miguel Carrazco, Juan Raygoza, Jorge Rivera	HW / SW Co-Design of a Specific Accelerator for Robotic Computer Vision	2014	ISSN 1405-5546
		Jorge Rivera Dominguez, Florentino Chavira, Alexander Loukianov, Susana Ortega-Cisneros, Juan José Raygoza	DISCRETE-TIME MODELING AND CONTROL OF A BOOST CONVERTER BY MEANS OF A VARIATIONAL INTEGRATOR AND SLIDING MODES.	2014	ISSN: 0016-0032
		Jorge Rivera, Florentino Chavira, Alexander Loukianov, Susana Ortega, Juan J. Raygoza.	Discrete-time modeling and control of a boost converter by means of a variational integrator and sliding modes”, Journal of the Franklin Institute, Elsevier.	2014	ISSN: 0016-0032
		S. Ortega-Cisneros, H.J. Cabrera-Villasenñor, J.J. Raygoza-Panduro, F. Sandoval, R. Loo-Yau,	Hardware and Software Co-Design: An Architecture Proposal for a Network On-Chip Switch, Based On Bufferless Data Flow	2014	ISSN: 1665-6423
		F.J. Ibarra-Villegas, S. Ortega-Cisneros, J.J. Raygoza-Panduro, F. Sandoval-Ibarra, J. Rivera-Domínguez	Design of capacitive MEMS transverse-comb accelerometers with test hardware"	2013	ISSN 1665-3521
		Walter A. Mayorga Macías, Emmanuel Dávila D., Juan J. Raygoza Panduro, Jorge Rivera D., Edwin C.	FPGA ELECTRONIC BOARD AND TEST BENCH FOR UNMANNED AERIAL VEHICLES,	2013	
		Juan Jose Raygoza P., Susana Ortega Cisneros., J. Gerardo Soria G., J. Marti Murillo N.; Alejandra Salamanca C., Rafael Murillo N., Mario A. Cobia n C	DESIGN AND IMPLEMENTATION OF A DELTA TYPE PARALLEL ROBOT,	2013	
		Andrés Figueroa F., J.J. Raygoza-Panduro, Ehecatl J. Chávez M., S. Ortega-Cisneros, Jorge Rivera D., Bernardino Castillo T.	“Calculation Method for Trigonometric Functions in FPGAs”	2012	ISBN: 978-84-695-4470-9
		Jorge Rivera Dominguez, Christian Mora, Susana Ortega-Cisneros, Juan José Raygoza and Alexander Loukianov,	Copper and Core Loss Minimization for Induction Motors using High-Order Sliding Mode Control"	2012	ISSN: 0278-0046
		Isai Herrera, Susana Ortega, Pablo Moreno, Juan Jose Raygoza Panduro	METHODOLOGY FOR THE IMPLEMENTATION OF A SIMULATOR OF ELECTRIC TRANSIENTS ON FPGA,	2012	
		A. Loukianov, J. Rivera, A. Y. Alanis, J. J. Raygoza	SUPER-TWISTING SENSORLESS CONTROL OF LINEAR INDUCTION MOTORS	2012	ISBN: 978-4673-2168-6,
		A. Loukianov, M. Meza, J. Rivera, J. J. Raygoza,	SUPER-TWISTING OBSERVER BASED ON PLL TECHNIQUE FOR SENSORLESS CONTROL OF INDUCTION MOTORS WITH CORE LOSS,	2011	