

Unidad de aprendizaje				
Desarrollo de sistemas embebidos II				
Sem	Tipo	Seriación	Carga	Cred
3 / 4	Curso-Taller	Desarrollo de sistemas embebidos I	80 hrs.	5
Presentación de la Unidad de Aprendizaje				
<p>En este curso se examinan los distintos aspectos a considerar en el diseño de sistemas empotrados, incluyendo arquitecturas de sistemas hardware-software, sistemas en un chip, metodologías de diseño, consideraciones de flexibilidad y consumo, y dominios de aplicación detallados, enfatizando en los sistemas de telecomunicación modernos.</p>				
Objetivo General				
<p>Diseñar sistemas empotrados incluyendo arquitecturas de sistemas hardware-software y sistemas en un chip.</p>				
Contenido				
<p>Unidad 1. Codiseño hardware/software</p> <p>Unidad 2. Diseño hardware</p> <p>Unidad 3. Diseño software</p> <p>Unidad 4. Ejemplos de diseño</p> <p>Unidad 5. Procesadores para comunicaciones</p> <p>Unidad 6. Teléfonos móviles</p> <p>Unidad 7. Prácticas</p>				
Bibliografía				
<ol style="list-style-type: none"> Wayne Wolf, Computers as Components: Principles of Embedded Computer Systems Design, Morgan Kaufmann. Frank Vahid y Tony D. Givargis, Embedded System Design: A Unified Hardware/Software Introduction, John Wiley & Sons. J.G. Proakis, Digital Communications, McGraw-Hill. 				
Criterios de Evaluación				
<p>Evaluaciones parciales.....60%</p> <p>Tareas y practicas de laboratorio.....40%</p>				