

<b>Unidad de aprendizaje</b>				
<b>Circuitos aritméticos de punto flotante</b>				
<b>Sem</b>	<b>Tipo</b>	<b>Seriación</b>	<b>Carga</b>	<b>Cred</b>
2 / 3 / 4	Curso-Taller	Ninguno	80 hrs.	5
<b>Presentación de la Unidad de Aprendizaje</b>				
<p>En este curso se estudian los conocimientos básicos de la aritmética de punto flotante así como los aspectos generales de circuitos divisores y procesadores de aritmética flotante.</p>				
<b>Objetivo General</b>				
<p>Implementar circuitos, arquitecturas y algoritmos enfocados al diseño de procesadores aritméticos de punto flotante, implementados en plataformas de dispositivos reconfigurables.</p>				
<b>Contenido</b>				
<p>Unidad 1. Computador aritmético</p> <p>Unidad 2. Aritmética de Punto Flotante</p> <p>Unidad 3. Aspectos generales circuitos divisores</p> <p>Unidad 4. Procesadores de aritmética flotante</p> <p>Unidad 5. Implementación de circuitos</p>				
<b>Bibliografía</b>				
<ol style="list-style-type: none"> <li>1. Computer arithmetic algorithms and hardware designs, Parhami, Behrooz, Ed. Oxford University Press, ISBN: 0195125835.</li> <li>2. Computer Arithmetic Algorithms, Koren, Israel, Ed. A. K. Peters, ISBN: 1568811608.</li> <li>3. IEEE-754 Floating-Point Conversión.</li> </ol>				
<b>Criterios de Evaluación</b>				
<p>Evaluaciones parciales..... 70%</p> <p>Tareas y practicas.....30%</p>				