

Unidad de aprendizaje				
Tópicos selectos sistemas embebidos I				
Sem	Tipo	Seriación	Carga	Cred
2 / 3 / 4	Curso-Taller	Ninguno	80 hrs.	5
Presentación de la Unidad de Aprendizaje				
Este curso proporciona las bases del diseño y uso de la arquitectura de microprocesadores y microcontroladores incluidos en plataformas reconfigurables.				
Objetivo General				
Utilizar lenguajes de alto nivel (HLLs) en el desarrollo de aplicaciones para sistemas embebidos en el conocimiento y manejo de herramientas comerciales para diseño de estos sistemas.				
Contenido				
Unidad 1. Sistemas embebidos				
Unidad 2. Sistemas de microprocesadores				
Unidad 3. Microcontroladores				
Unidad 4. Diseño de un microprocesador				
Unidad 5. Herramientas para sistemas embebidos				
Unidad 6. Reconfiguraciones comerciales				
Bibliografía				
<ol style="list-style-type: none"> 1. Ruz Ortiz, José Jaime. VHDL de la tecnología a la arquitectura de computadores, Ed. Síntesis, ISBN: 8477385300. 2. Johnatan Valvano. Embedded microcomputer systems, Real time interfacing, Ed. Brooks/Cole, ISE 7 In-Depth Tutorial. 3. Angulo Usategui. Arquitectura de Microprocesadores Los Pentium a fondo, José María, Ed. Thomson D.L., ISBN: 8497322428. 4. Burd, Thomas D. Energy efficient microprocessor design, Ed. Kluwer Academic Publishers, ISBN: 0792375866. 5. Rodríguez, Clemente. Microprocesadores RISC evolución y tendencias, Ed. RA-MA, ISBN: 8478973680. 				
Criterios de Evaluación				
Evaluaciones parciales..... 60%				

Tareas y practicas.....40%
