

<b>Unidad de aprendizaje</b>				
<b>Tópicos selectos sistemas embebidos II</b>				
<b>Sem</b>	<b>Tipo</b>	<b>Seriación</b>	<b>Carga</b>	<b>Cred</b>
3 / 4	Curso-Taller	Tópicos selectos sistemas embebidos	80 hrs.	5
<b>Presentación de la Unidad de Aprendizaje</b>				
<p>En este curso se examinarán los distintos aspectos a considerar en el diseño de sistemas empotrados, incluyendo arquitecturas de sistemas hardware-software, sistemas en un chip, metodologías de diseño, consideraciones de flexibilidad y consumo, y dominios de aplicación detallados, enfatizando en los sistemas de telecomunicación modernos.</p>				
<b>Objetivo General</b>				
<p>Implementar sistemas embebidos en hardware y software en aplicaciones que se caractericen por la minimización de costos, maximización de confiabilidad, consumo de potencia, monitoreo de estado, entre otros.</p>				
<b>Contenido</b>				
<p>Unidad 1. Construcción de sistemas embebidos</p> <p>Unidad 2. Hardware</p> <p>Unidad 3. Software</p> <p>Unidad 4. Seguridad</p> <p>Unidad 5. Aplicaciones de sistemas embebidos</p>				
<b>Bibliografía</b>				
<ol style="list-style-type: none"> <li>Wayne Wolf, Computers as Components: Principles of Embedded Computer Systems Design, Morgan Kaufmann</li> <li>Frank Vahid y Tony D. Givargis, Embedded System Design: A Unified Hardware/Software Introduction, John Wiley &amp; Sons.</li> <li>J.G. Proakis, Digital Communications, McGraw-Hill.</li> </ol>				
<b>Criterios de Evaluación</b>				
<p>Evaluaciones parciales..... 70%</p> <p>Tareas y practicas.....30%</p>				