

Unidad de aprendizaje				
Sistemas de circuitos integrados				
Sem	Tipo	Seriación	Carga	Cred
2 / 3 / 4	Curso-Taller	Ninguno	80 hrs.	5
Presentación de la Unidad de Aprendizaje				
En este curso se estudia una tecnología de desarrollo y sobre ella se describe el flujo de diseño para obtener un sistema integrado (circuito integrado)				
Objetivo General				
Usar técnicas requeridas para el análisis y el diseño de circuitos integrados.				
Contenido				
Unidad 1. Dispositivos electrónicos en la tecnología elegida				
Unidad 2. Análisis de circuitos				
Unidad 3. Simulación de circuitos por computadora				
Unidad 4. Diseño de circuitos				
Unidad 5. Diseño de subsistemas electrónicos				
Unidad 6. Diseño de sistemas electrónicos				
Unidad 7. Trazados de máscaras				
Unidad 8. Técnicas de verificación funcional				
Unidad 9. Técnicas de verificación eléctrica				
Unidad 10. Técnicas avanzadas de medición				
Bibliografía				
<ol style="list-style-type: none"> 1. Behzad Razavi. Design of Analog CMOS Integrated Circuits. Mc Graw Hill. 2016. 2. Karl Stephan. Analog and Mixed-Signal Electronics. Wiley and Sons. April 2015. 3. R. Jacob Baker. CMOS Circuit Design, Layout, and Simulation, 3rd Edition. IEEE Press Series on Microelectronic Systems. 2010. 4. Steven H. Voldman. ESD: Analog Circuits and Design. Wiley and Sons. 2014. 				

- 5. Cam Nguyen. Radio-Frequency Integrated-Circuit Engineering. Wiley and Sons. 2015.
- 6. Hongjiang Song. VLSI Analog Circuits: Algorithms, Architecture, Modeling, and Circuit Implementation, Second Edition. Mc Graw Hill. 2016.

Criterios de Evaluación

Evaluaciones parciales.....	70%
Tareas y practicas.....	30%